## [19] 中华人民共和国国家知识产权局

[ 51 ] Int. Cl<sup>7</sup>

G09 G 3/20

G09 G 3/00 G02 F 1/133



## [12] 发明专利申请公开说明书

[21] 申请号 03143802.4

[43] 公开日 2004年3月17日

[11] 公开号 CN 1482586A

[22] 申请日 2003.7.25 [21] 申请号 03143802.4 [30] 优先权

[32] 2002. 7.31 [33] JP [31] 2002 -223160 [32] 2003. 7.16 [33] JP [31] 2003 - 198129

[71] 申请人 精工爱普生株式会社

地址 日本东京

[72] 发明人 宫泽贵士

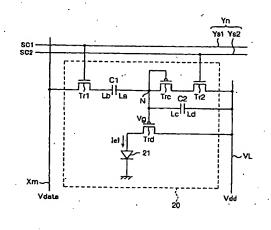
[74] 专利代理机构 中科专利商标代理有限责任公司 代理人 李香兰

权利要求书5页 说明书12页 附图5页

[54] 发明名称 电子电路及驱动方法、电光装置及驱动方法和电子仪器

## [57] 摘要

本发明提供一种能减少晶体管的阈值电压的不一致的电子电路、电子电路的驱动方法、电光装置、电光装置的驱动方法和电子仪器。 由驱动用晶体管(Trd)、第1和第2开关用晶体管(Trl、Tr2)、调整用晶体管(Trc)、耦合用电容器(C1)和保持用电容器(C2)构成像素电路(20)。 而且,在驱动用晶体管(Trd)的栅极上施加补偿用晶体管(Trc)的阈值电压。



1. 一种电子电路, 其特征在于: 包括:

具有第1端子、第2端子和第1控制用端子的第1晶体管;

5 具有第 3 端子、第 4 端子和第 2 控制用端子,所述第 3 端子连接在 所述第 1 控制用端子上的第 2 晶体管;

具有第 1 电极和第 2 电极,所述第 1 电极连接在所述第 1 控制用端 子上的电容元件;

具有第 5 端子和第 6 端子, 所述第 5 端子连接在所述第 2 电极上的 10 第 3 晶体管;

所述第2控制用端子连接在所述第3端子上。

2. 根据权利要求1所述的电子电路, 其特征在于: 包括:

具有第7端子和第8端子,所述第7端子连接在所述第4端子上的第4晶体管。

3. 根据权利要求1或2所述的电子电路, 其特征在于:

电子元件连接在所述第1端子上。

4. 根据权利要求 3 所述的电子电路, 其特征在于:

所述电子元件是电流驱动元件。

5. 一种电子电路,具有多条第 1 信号线、多条第 2 信号线、多条电 20 源线和多个单位电路,其特征在于:

所述多个单位电路分别包括:

具有第1端子、第2端子和第1控制用端子的第1晶体管;

具有第 3 端子、第 4 端子和第 2 控制用端子,所述第 3 端子连接在 所述第 1 控制用端子上的第 2 晶体管:

5 具有第 1 电极和第 2 电极, 所述第 1 电极连接在所述第 1 控制用端子上的电容元件;

具有第 5 端子、第 6 端子和第 3 控制用端子, 所述第 5 端子连接在 所述第 2 电极上的第 3 晶体管;

所述第2控制用端子连接在所述第3端子上;

30 所述第3控制用端子连接在所述多条第1信号线中的一个上。